

PUERTO SERIE SINCRONO (I2C)

SE BASA EN UNA COMUNICACIÓN DE 2 HILOS. CADA DISPOSITIVO CONECTADO AL BUS TIENE UNA DIRECCION. PUEDE CONFIGURARSE COMO COMUNICACIÓN MAESTRO A VARIOS ESCLAVOS.

LOS DOS HILOS DEL BUS I2C SON DE **COLECTOR ABIERTO**. **SE DEBE EMPLEAR RESISTENCIAS EXTERNAS O PULL-UP** PARA ASEGURAR UN NIVEL ALTO CUANDO NO HAY DISPOSITIVOS CONECTADOS AL BUS.

LA VELOCIDAD MAXIMA ES DE 100KBPS. LA RAPIDA HASTA 400KBPS Y LA ALTA HASTA LOS 3.4MBPS.

LAS LINEAS EMPLEADAS EN LA CONEXIÓN SE ENCUENTRAN BAJO LOS SIMBOLOS DE:

- SDA → LINEA DE DATOS.
- SCL → LINEA DE SINCRONISMO O RELOJ.

CONSIDERACIONES DE TRANSMISION.

FIGURE 4-1: DATA TRANSFER SEQUENCE ON THE SERIAL BUS

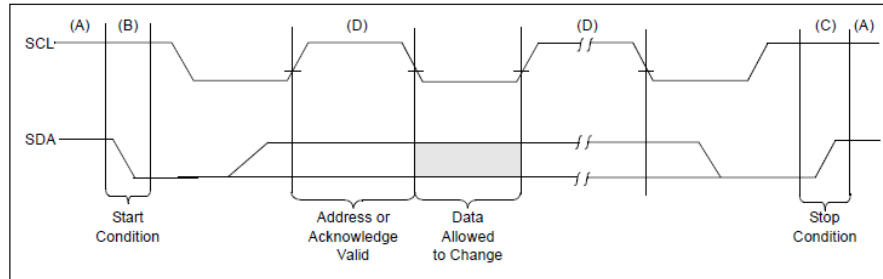
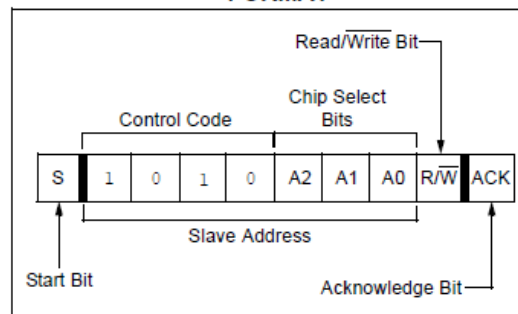
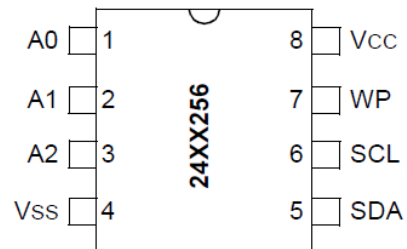


FIGURE 5-1: CONTROL BYTE FORMAT



PDIP/SOIC



ESCRIBIR UN DATO EN LA MEMORIA EEPROM

FIGURE 6-1: BYTE WRITE

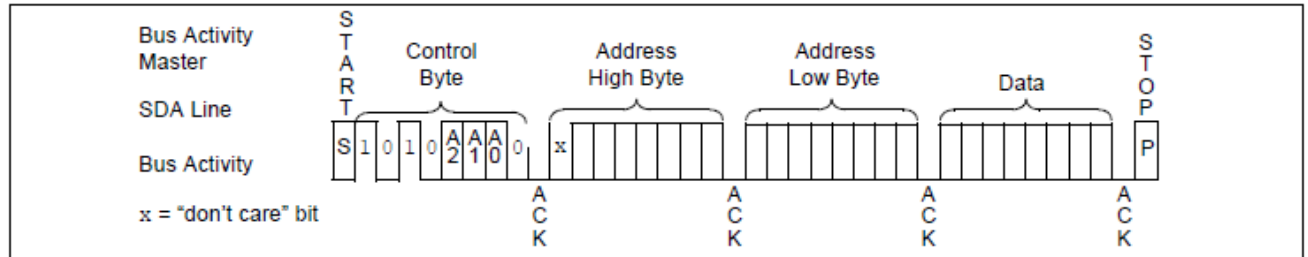
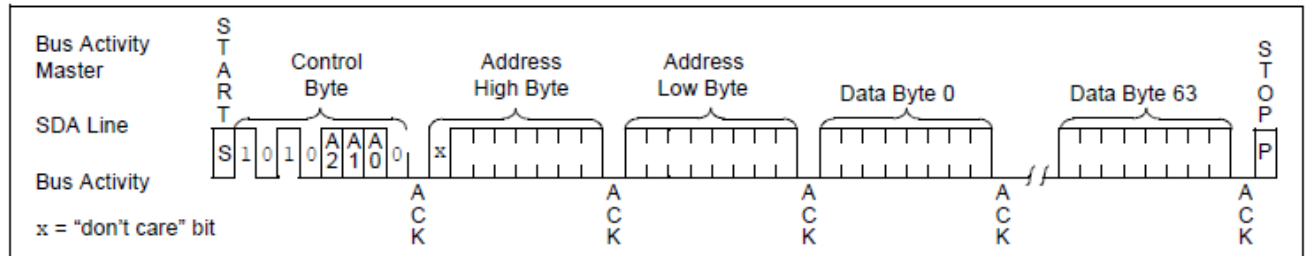


FIGURE 6-2: PAGE WRITE



LEER UN DATO DE LA MEMORIA EEPROM

FIGURE 8-2: RANDOM READ

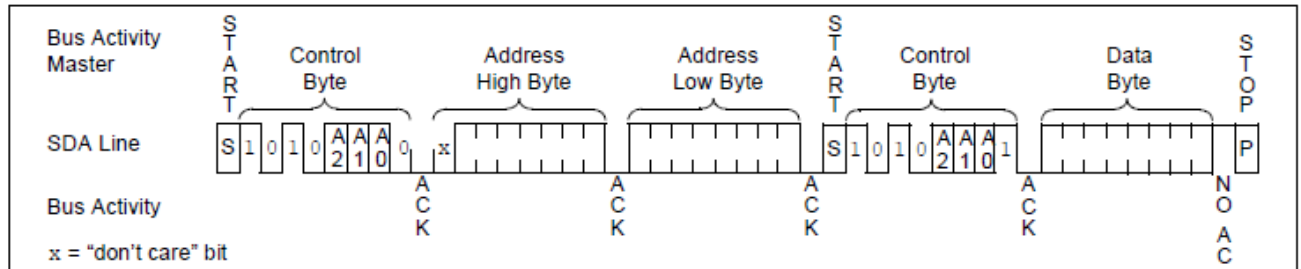


FIGURE 8-3: SEQUENTIAL READ

